# H8S/BOOT-PBCタイプでデバッグ用ポートをブートポート以外に指定した場合の初期手順

## Rev1. 01 2007/10/17

## 【対象CPU】

H8S/2238B・R、2239、2258、2633・R、2636、2638、2639が対象になります。

#### 【機能】

この対象CPUは、デバッグ用ポート(SCI)をブートポート以外のポートを指定することが出来ます。 ただし、初期時のみブートポート経由にて指定ポート用のモニタを登録するためにブートポートを使用します。

#### 【初期時の手順例】

# H8S/2238Fの(SCI3)をデバッグポートとした場合の手順例を説明します。(プートポート:SCI2)

1) <オプション>-<CPU設定>で設定する。



2) コントロールソフト (DEF) の左下PBの「Start」をクリックします。

171/KE)	データ( <u>D</u> )	実行(G) ブ	レーク(目)	割り込み() ス	ブション(の)	ヘルプ(日)						
动行明	割込 6	PC 00000800	「周期	□ View C	PU H85/223	8(SCB)F	Advance 11.0592					
			¥.	0.0	C Hix (	) Asm		- <u>×</u>				
								-				
								-				
BPT 000	0000000		¥ (1.	R		BP2 0000	00000	-				
	18	hain		- C&U	×	char	🔀 16洲	1				
								. 특				
L .								Ŧ				
Go E	Break R	stNon Res	et Vi	in Reg	Tatch	Syn	Trace Step	CT				
										[a]		E 11 - 1 - 1
Start						Lo	# Esc St	top	< -	∣Sta	rt」を	クリックし

3) 初期状態ですので、「モニタ不在」と表示されます。



4) <ファイル>-<ブートロード>-<モニタ>をクリックします。

A-one H-DEburrer & El	achwriter Ver6 604 A-one AH7000 Ver6.60(2007-0 📳	
ファイル(E) データ(D) 実行(G)	ブレーク(B) 割り込み(D) オブション(Q) ヘルブ(H)	
ブートロード( <u>B</u> )	▶ モニタブログラム コーザゴログラム コーザゴログラム CPU H8S/2238(SCI3)F Advance 11 0592 ×1 4	••
アップロード(1) ペリファイ(12) シンボル気込み(2)	C Mix C Asm	
CPU設定読込み(S) CPU設定登録( <u>R</u> )		_
ユーザブログラム消去(E)		_
スクリプト実行( <u>S</u> )		
オフライン作業(Q) オフラインMemマッピング設定(M)		_
終了(E)		_
		*
C BP1 00000000	CLR - BP2 00000000	-
0×197a	💌 (なし) 💌 char 💌 1.6測	<u> </u>
		*
Go Break RstNon R	eset Vin Reg Vatch Sym Trace Step (	Trac
		(m) (m)
Start	Log Esc	Stop

5) ブートポートへの接続確認とブートモード設定の確認画面が表示されます。



①H-debugger本体の接続ケーブルをブートポート(SCI2)に接続する。
 ②ターゲット基板をブートモードに設定にする。
 MD1=1(HIGH)、MD2=0(LOW)

<ー 「OK」をクリックします。

6) 内蔵フラッシュ書き込みプログラムの転送とモニタプログラムの書き込みを開始します。

III DEF メッセージBOX	×
書込みブログラムの転送	_
<u>p</u>	
IDEF メッセージBOX	X
ブートモードでダウンロ <sup>↓</sup>	- F

7) モニタ書き込みが正常終了しますと通常モードへの設定画面が表示されます。



8) 指定デバッグポートへの差し替えの指示が表示されます。



①H-debugger本体の接続ケーブルをデバッグポート(SCI3)に差し替えする。 差し替え時にターゲット基板側の電源をOFFしても処理継続します。(AH7000) 差し替え終了しましたら、電源をONにして下さい。

<- 「OK」をクリックします。

9) コントロールソフト (DEF) は、ターゲット基板と通信を開始します。

A-one H-	OEbugger	& Flashwrite	r Ver6.60A	A-one AH7	000 Ver6	.60(2007-09-1	8) for HBS	
77-11(E) 7-	- 外 <u>()</u> ) 実行	i(g) ブレーク(B	) 割り込み()	オプション(0)	ヘルプ(日)			
停止割	DI PC 0	00000000 (** , 🕅	🕅 🔲 View	CPU HBS/223	8(SCØ)F	Advance11.0592 >	1書込回数00	000TOF
00800000		2		C Nix (	🕯 Asm		▼ Von/	Waitサイブル数
- 00001800:	40FE			bra	8x800:8	<	25	1
. 00000802:	FFFF			nov.b	D0xff:8,	r71 C	12	-
. 00100804:	EFEE			nov.b	10×ff+9	-71 (	10	
. 00300808:	FFFF			nov.b	10xff:8.	71 (	D	
. 0000080A:	FFFF			mov.b	10xff:8,	r71 <	D	
0000080C:	FFFF			nov.b	10xff:8,	r71 <	1>	
<ul> <li>B000080E:</li> </ul>	FFFF			mov.b	10×ff:8,	r71 <	1>	
. 00000810:	FFFF			nov.b	10xff:8,	r71 (	12	
. 00000812:	FFFF			mov.b	10x11:8.0	r/1 <	12	
. 00100818:	FFFF			nov.b	0xff:8.	e71 (	D D	
. 80008818:	FFFF			mov.b	10×ff:8.	r71 <	1>	-
. 0000081A:	FFFF			nov.b	10xff:8,	r71 <	D	Ŧ
@ BP1 000000	000		CLR 💌 Non	-	BP2 00000	00000	- CLR	Non 💌
	• 0×197a		▼ (t)	:6) 👱	char	💌 16訓	≥ 実行(	1
								*
								*
Go Bre	ak RstMo	n Reset	Tin Re.	at the state	Sym	Trace Step	CTrac C	Step DI
						1		1
								1
Start					Lo	ε	Esc	Stop

正常にモニタが組み込まれますと左図のような画面になります。

10) デバッグポート (SCI3) 経由にて、ユーザプログラムをダウンロードします。

A-one H-DEbugger & F	lashwriter Ver6.60A A-one AH7000 Ver6.60(2007-09-18) for HBS	
ファイル(E) データ(D) 実行(G)	ブレーク(目) 割り込み(D) オブション(D) ヘルプ(日)	
ブートロード(目)	▶ - MIN F View CPUH85/2238(SCI3)F Advance11.0592 x1 書込回数 0000	OTOF
ダウンロード(D) アップロード(D)	V C C Mix @ Asa V V NorW	aitサイクル数
/5J77-(V)	bra 0.60018 (2)	1
シンボル(あ込み(Y)	mov.b \$0xff10,r71 <1>	-
CPUID: TELEVISION	- nov.b \$0xff(\$,r71 <d< td=""><td></td></d<>	
CPU設定登録(R)	NOV.D \$001118,771 <12	
3. ####################################	nov.b 10xf(18,r71 (1)	
1-9709926 <b>#</b> 2(E)	nov.b \$0xff;8,r71 (1)	
スクリプト実行(S)	nov.b 10xff:8.r71 <1>	
オフライン作業(Q)	mov.b B0xff:8,r71 (1)	
オフラインMenマッピング設定(団)	NOV.D #00118.771 (1)	
887(E)	nov.b \$0xff;8,r71 (1)	
. 00000018: 5151	nov.b \$0xff:8,r71 <d< td=""><td>-</td></d<>	-
. 0000081A: FFFF	mov.b 10xff:8,r71 <1>	<u>*</u>
@ BP1 030000300	▼ CLR ▼ Non ▼ CLR	Von 💌
0x197a	💌 (なし) 💌 char 🗹 1 6 油 💌 製行回	题 1
		2
		÷
Go Break Ret Non	leset Vin Reg Watch Sve Trace Stee Clree CS	ten DI
ov preak instituti i	the second of th	01
		2
Start	Log Esc	Stop

<ファイル>-<ダウンロード>

0x200~0x7FF番地(モニタエリア)を空けた、ユーザソフトをモニタ 自動添付した状態で、SCI3ポート経由にてユーザプログラムモードでフラッ シュROMに書き込みます。

デバッグ中は、この操作でプログラムをダウンロードします。

# 11) 最終確認のDEF表示例です。

🔤 A-one H-DEb	ugger & Flashwriter Ver6.60A A	-one AH7000 Ver6.60(2007-0	9–18) for 🗐 🗖 🔀
ファイル(E) データ(D)	) 実行(G) ブレーク(B) 割り込み(D) :	オブション(Q) ヘルブ(日)	
停止 割込 6	PC 000000800 厂 周期 厂 View C	PU H8S/2238(SCI3)F Advance 11.0	1592 ×1 書込回数 000 ••
00000800	artUp 👻 🕫 🕅	C Mix C Asm startup6.c	NonWaitサイク
00000800: 2	5 {		ź
• 00000800: 2	6 asm("nov.l #0xffefbe.sp"	); /* スタゥクポインタ 設定 *	/
2	7	// stated as a million	120
. 00000808: 2	0 51565 [- 0x21; 9 SoftWait(1):	// ソスプロコノトローフ 香切へて // Ins Wait(リカットi尾延B	572 588//~k°)
. 00000820: 3	0 nain();	,,,	2002112
00000824: 3	n }		
3		*******************************	
3		******	
3	5 void SoftWait(Ushort ms)		
• 00000826: 3	6 {		
+ 00000830: 3	7 while(ns != 0) {		
• 0000844: 3	8 waitims();		•
	CLR Non	C BP2 00000000	
00FFB000	®main ▼メモリ	ダンブ 💌 char 📃 1	6進 💌 実行回数 1
00FFB000:_i@ma.i	n: 03 0A 00 00 00 0A 00 0	0 40 00 00 00 AA 00 00 00	9 ±
DOFFBUID: Laray	2: 00 00 01 F0 00 00 01 F	1 00 00 01 F2 00 00 01 F3	
00FFB030;	00 00 01 F8 00 00 01 F	3 00 00 01 FA 00 00 01 FB	*
Go Break	RstMon Reset Vin Reg	Vatch Sym Trace S	tep CTrac CStep
Start		Log	Esc Stop

全て正常終了しますと、左図のような画面になります。