

**【H-debugger 対応】**  
**TOPPERS/OSEK カーネル**  
**アプリケーションノート**

H8S/2000シリーズ(BOOT-PBC)  
H8S/2268F ルネサスC[Hew]版

2008/10/15

Rev1.00(2008/10/15)

---

---

---

---

TOPPERS/OSEK Kernel

Toyohashi Open Platform for Embedded Real-Time Systems/  
OSEK Kernel

Copyright (C) 2000-2003 by Embedded and Real-Time Systems Laboratory

Toyohashi Univ. of Technology, JAPAN

Copyright (C) 2004 by Embedded and Real-Time Systems Laboratory

Graduate School of Information Science, Nagoya Univ., JAPAN

Copyright (C) 2004-2006 by Witz Corporation, JAPAN

Copyright (C) 2008 by A-one Corporation, JAPAN

上記著作権者は、以下の (1) ~ (4) の条件が、Free Software Foundation によって公表されている GNU General Public License の Version 2 に記述されている条件を満たす場合に限り、本ソフトウェア（本ソフトウェアを改変したものを含む、以下同じ）を使用・複製・改変・再配布（以下、利用と呼ぶ）することを無償で許諾する。

- (1) 本ソフトウェアをソースコードの形で利用する場合には、上記の著作権表示、この利用条件および下記の無保証規定が、そのままの形でソースコード中に含まれていること。
- (2) 本ソフトウェアを、ライブラリ形式など、他のソフトウェア開発に使用できる形で再配布する場合には、再配布に伴うドキュメント（利用者マニュアルなど）に、上記の著作権表示、この利用条件および下記の無保証規定を掲載すること。
- (3) 本ソフトウェアを、機器に組み込むなど、他のソフトウェア開発に使用できない形で再配布する場合には、次のいずれかの条件を満たすこと。
  - (a) 再配布に伴うドキュメント（利用者マニュアルなど）に、上記の著作権表示、この利用条件および下記の無保証規定を掲載すること。
  - (b) 再配布の形態を、別に定める方法によって、TOPPERS プロジェクトに報告すること。
- (4) 本ソフトウェアの利用により直接的または間接的に生じるいかなる損害からも、上記著作権者および TOPPERS プロジェクトを免責すること。

本ソフトウェアは、無保証で提供されているものである。上記著作権者および TOPPERS プロジェクトは、本ソフトウェアに関して、その適用可能性も含めて、いかなる保証も行わない。また、本ソフトウェアの利用により直接的または間接的に生じたいかなる損害に関しても、その責任を負わない。

## 目 次

第 1 章	概要 .....	5
1 - 1 .	はじめに .....	5
1 - 2 .	関連文書 .....	5
1 - 3 .	開発環境 .....	5
1 - 4 .	製品梱包内容 .....	5
1 - 5 .	サポート .....	5
第 2 章	TOPPERS/OSEK カーネルの開発階層 .....	6
第 3 章	サンプルアプリケーションの概要(H2268) .....	7
3 - 1 .	サンプルアプリケーションの構成 .....	7
3 - 2 .	動作フロー（ゼネラル） .....	8
3 - 3 .	H-debugger 対応に必要なポーティング .....	13
3 - 4 .	H-debugger でのプロファイル表示(DEF 7.00B 以上) .....	16
第 4 章	ハード構成およびシステム構成 .....	17
4 - 1 .	ハード構成 .....	17
4 - 2 .	システム構成 .....	19
4 - 2 - 1 .	H8S/2268F のプログラムメモリ MAP .....	19
4 - 2 - 2 .	プログラムサイズの詳細 MAP .....	19
4 - 2 - 3 .	CPU 基板の I/O マップ表 .....	20
第 5 章	サンプルアプリケーションの準備と動作確認 .....	22
5 - 1 .	Hew での準備（ルネサス製） .....	22
5 - 2 .	H-debugger(DEF.exe)での準備（Aone 製） .....	25
5 - 3 .	サンプルアプリケーションを走らせる前の準備 .....	29
5 - 4 .	サンプルアプリケーションを走らせます。 .....	30
第 6 章	新規プロジェクトを追加する場合の手順例 .....	32

6 - 1 . プロジェクトタイプの作成.....	32
6 - 2 . 新規プロジェクトを登録します。 .....	34
<b>第7章 備考.....</b>	<b>41</b>
7 - 1 . おわりに.....	41

## 第1章 概要

### 1 - 1 . はじめに

本アプリケーションノートは、TOPPERS/OSEK カーネルをもとに「H-debugger」と「H8S/2268F」用にポーティングしたサンプルソフトです。

サンプルソフトの他アプリケーションへの利用 / 変更に関しての制限は一切ありませんので自由にお使い下さい。ただし、このサンプルソフトの不具合により発生した損害に対する責任、及び、修正の義務は負いません。また、このサンプルソフトに関する質問の回答義務も負いませんが、メールでのお問い合わせに関しては、弊社責任の範囲内でしたら出来るだけ御答えるように努めます。Mail: cat-i@aone.co.jp

### 1 - 2 . 関連文書

本アプリケーションは、下記ドキュメントを参考にして作成しました。


- |   |           |             |
|---|-----------|-------------|
| 1 ) TOPPERS/OSEK カーネル外部仕様書                  | - - - - - | 株式会社ヴィッツ製   |
| 2 ) TOPPERS/OSEK カーネル SG 取扱説明書              | - - - - - | 株式会社ヴィッツ製   |
| 3 ) TOPPERS/OSEK カーネルアプリケーションノート            | - - - - - | 株式会社ヴィッツ製   |
| 4 ) OSEK/VDX Operating System Ver2.2.1      | - - - - - | OSEK/VDX 仕様 |
| 5 ) OSEK/VDX Binding Specification Ver1.4.2 | - - - - - | OSEK/VDX 仕様 |
| 6 ) OSEK/VDX OIL Specification Ver2.5       | - - - - - | OSEK/VDX 仕様 |

\* OSEK/VDX が公開している仕様書は、<http://www.osek-vdx.org/> よりダウンロードにより入手して下さい。

### 1 - 3 . 開発環境

- |  |           |           |
|--|-----------|-----------|
| 1 ) Hew Version 4.04.01.001                      | - - - - - | Renesas 製 |
| 2 ) H8S,H8/300 Standard Toolchain Version 6.2.00 | - - - - - | Renesas 製 |
- にて作成しましたので各自用意して下さい。

### 1 - 4 . 製品梱包内容

- |                                  |           |     |
|----------------------------------|-----------|-----|
| 1 ) サンプルソフト用 CD (本書 PDF ファイルも含む) | - - - - - | 1 枚 |
|----------------------------------|-----------|-----|
-  ・本製品の価格体系は、CD 配布の実費のみになっております。

### 1 - 5 . サポート

TOPPERS/OSEK に関するサポートが必要な場合は、TOPPERS ホームページの「関連製品」「サポート・サービス」の項をご覧になり、御利用下さい。

<http://www.toppers.jp/> < - - TOPPERS ホームページ

## 第 2 章 TOPPERS/OSEK カーネルの開発階層

¥toppers_osek		
¥config		// 機種依存階層
¥h8s-renesas-2268		// 開発環境分類
+CPU 依存部		
¥H2268		// システム依存部
¥include		// インクルードファイル階層
¥kernel		// カーネル共通部階層
¥sample		// サンプル階層(未使用)
¥sg		// システムジェネレータ階層
¥impl_oil		// OIL 記述の実装定義部階層
¥syslib		// システムライブラリ階層
¥h8s-renesas-2268		// 開発環境分類
+CPU 依存部		
¥H2268		// システム依存部
¥tools		// Hew 管理階層
¥h8s-renesas-2268		// 開発環境分類
+ワークスペース		
¥H2268		// <b>プロジェクト 1</b>
¥appsrc		// サンプルソース [* .c]
¥debug		// オブジェクト [* .abs]
¥Project		// 新規プロジェクト作成用
		// テンプレート

本サンプルソフトは、1 本のプロジェクトを用意しています。

1) プロジェクト 1    ¥H2268    実行オブジェクト【H2268.abs/H2268.mot】

    本アプリケーションノートのサンプルプロジェクト

**青字**部分は、TOPPERS/OSEK 正式リリース（オープンソース）になります。その他は弊社で改造および作成をしました。

### 第3章 サンプルアプリケーションの概要(H2268)

#### 3 - 1 . サンプルアプリケーションの構成

サンプルアプリケーションは、下記の構成にて作成しました。

##### 1 ) 5 個のタスク

MainTask -----	各 Task の起動処理
Task1 -----	センサー入力(2 点)の状態表示
Task2 -----	PWM1/2/3 の 3 点パルス出力
Task3 -----	RS232C による PWM デューティ比変更
HighPriorityTask -----	各タスクのスタックオーバー監視

##### 2 ) 4 個の割込み処理

システムタイマー	TMR0/1(16bit)約 1ms 割込み	SysTimerInt()
SCI1 受信エラー	ERI1	ErrHwSerialInt()
SCI1 受信	RXI1	RxHwSerialInt()
SCI1 送信終了	TXI1	TxHwSerialInt()

##### 3 ) 5 個のイベント

MainEvt/T1Evt/T2Evt/T3Evt/THEvt

##### 4 ) 2 個のアラーム

MainCycArm/SetEvtHArm

##### 5 ) 2 個のコールバック処理

CallBackArm(TimerCallBack コールバック利用のソフトタイマ)

##### 6 ) 1 個のウォッチドッグタイマー

WatchDogClear

##### 7 ) スタートアップフックルーチン

ErrorHook

##### 8 ) シャットダウンフックルーチン

ShutdownHook

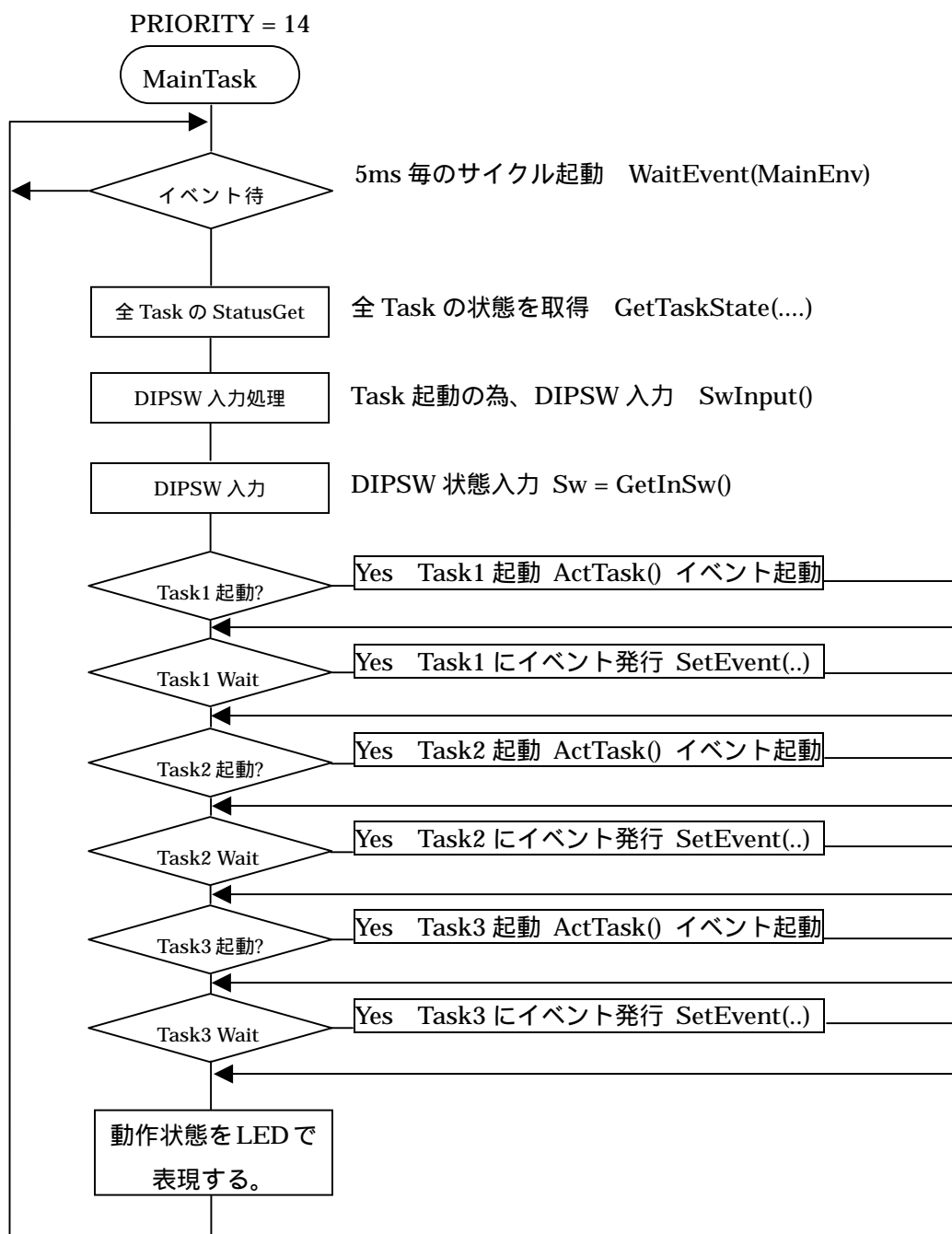
##### 9 ) プレタスク / エラーフックルーチン

PreTaskHook/ErrorHook

##### 10 ) 1 個のアプリケーションモード

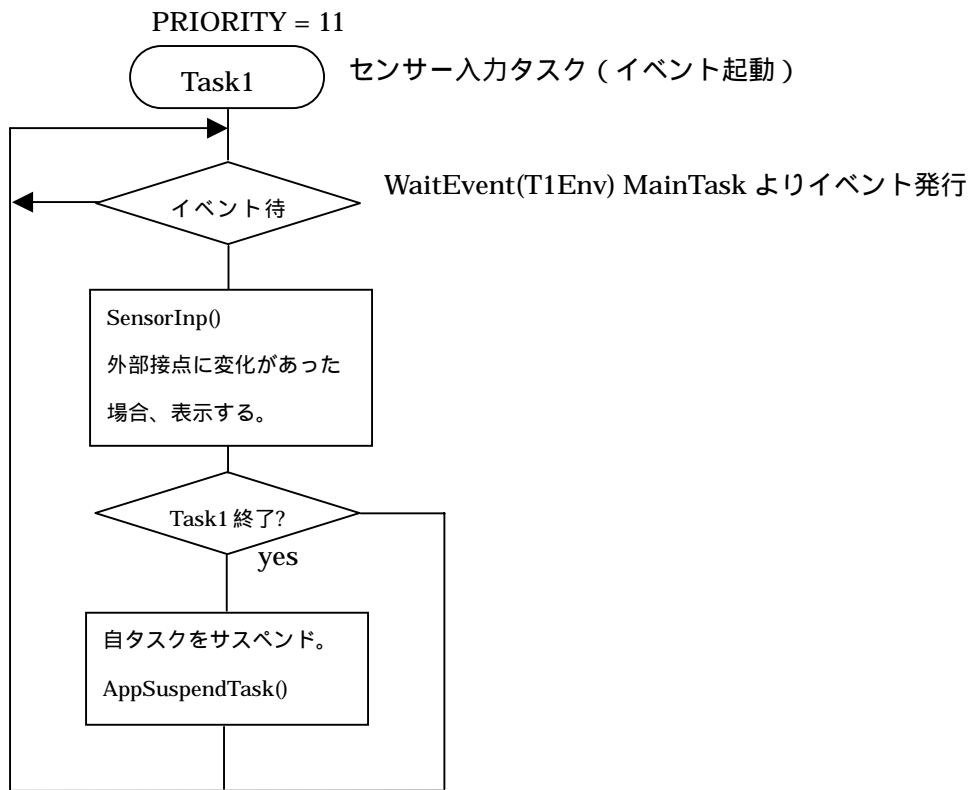
AppMode1

3 - 2 . 動作フロー (ゼネラル)



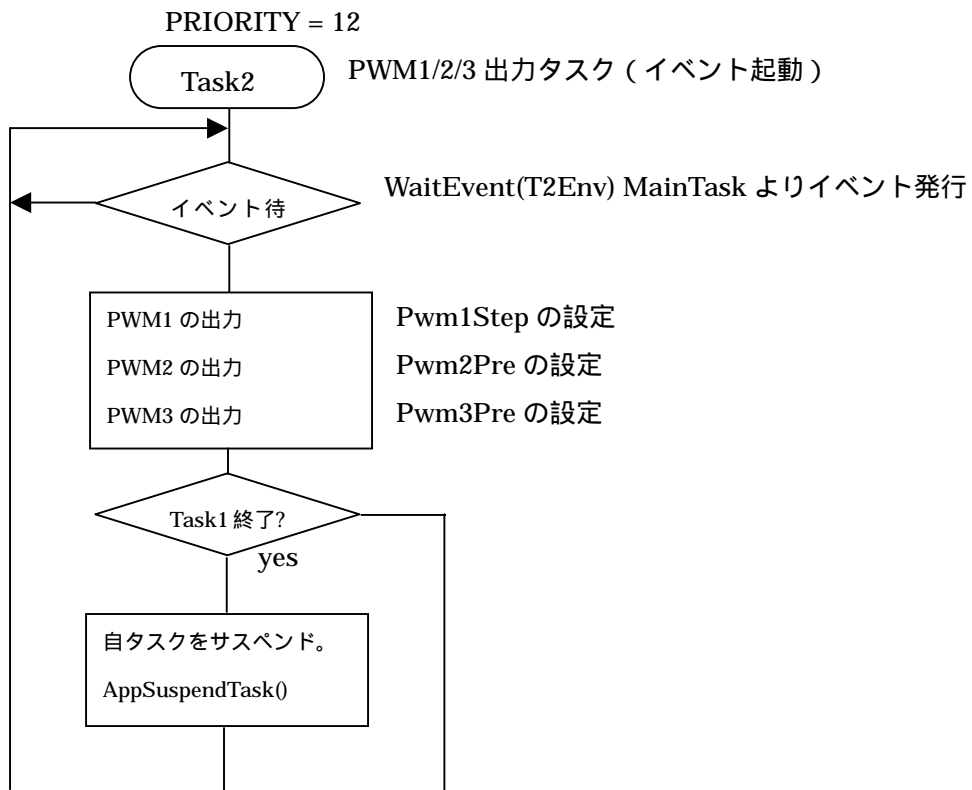
- Task1(センサー入力)の起動条件 - - 基板上的 SW5 ON で起動する。
- Task2(PWM出力)の起動条件 - - - 基板上的 SW4 ON で起動する。
- Task3(RS設定)の起動条件 - - - - パソコンよりスペース入力



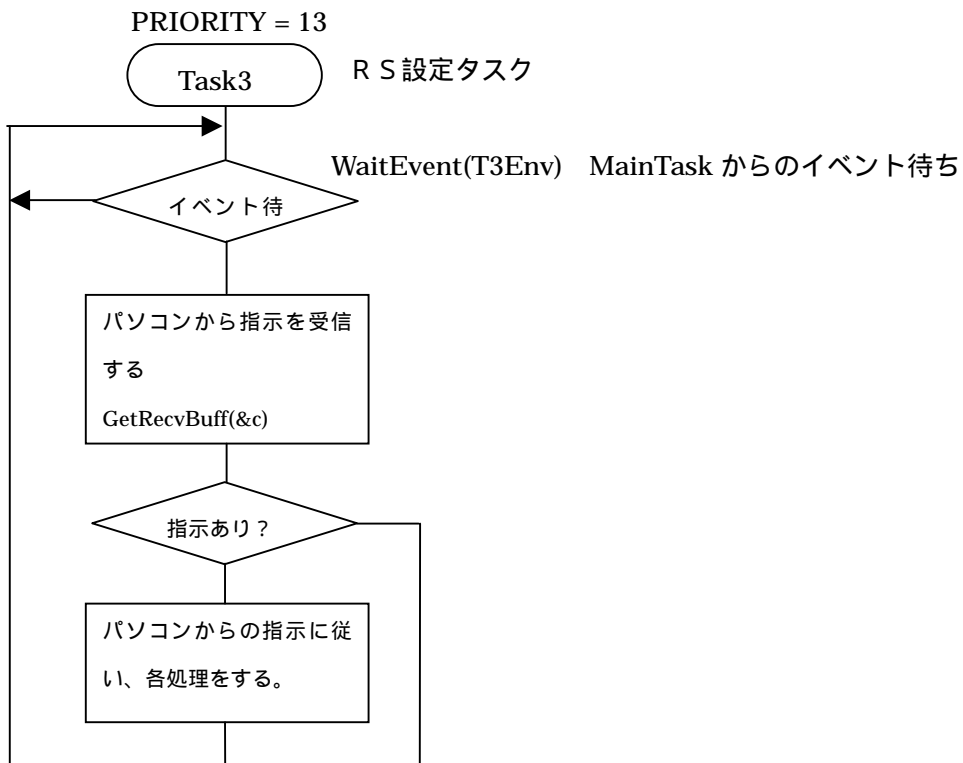


センサ入力 - - - - 基板上的 SW2/SW3 をセンサ替りに使用する。

Task1 の終了条件 - - 基板上的 SW5 OFF で終了とする。

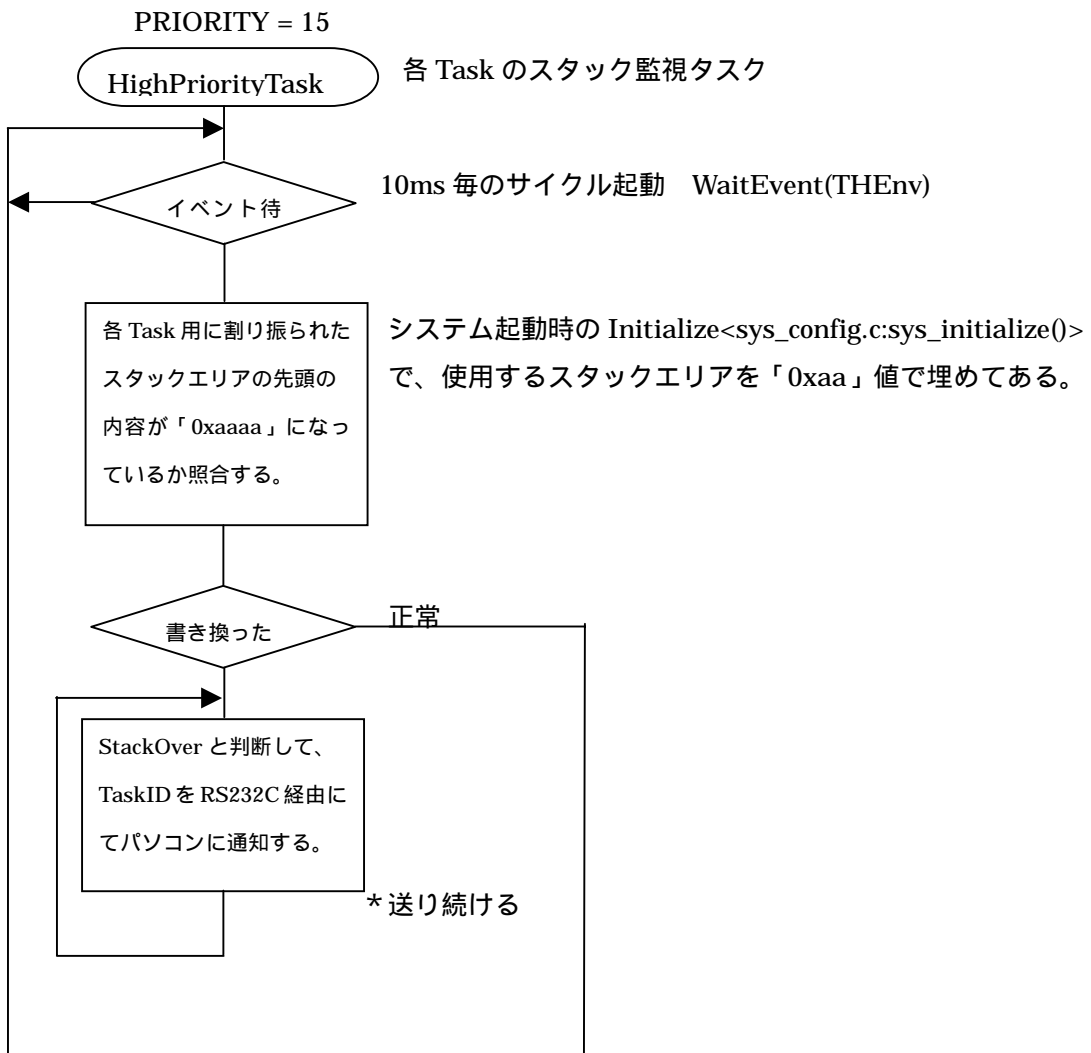


Task2 の終了条件 - - 基板上的 SW4 ON で終了とする。



< パソコンからの指示コード >

'Q'キー	- - - - -	PWM1 センタ+1	( -50 ~ 50)
'W'キー	- - - - -	PWM1 センタ-1	( -50 ~ 50)
'A'キー	- - - - -	PWM2 パーセント+1	(-100 ~ 100)
'S'キー	- - - - -	PWM2 パーセント-1	(-100 ~ 100)
'Z'キー	- - - - -	PWM3 パーセント+1	(-100 ~ 100)
'X'キー	- - - - -	PWM3 パーセント-1	(-100 ~ 100)
Space	- - - - -	メニュー再表示	
'E'キー	- - - - -	Task3 の終了指示	



### 3 - 3 . H-debugger 対応に必要なポーティング

H8S/2268F は、BOOT ポート(SCI0)使用による PBC(PC ブレークコントローラ)を利用したデバッグモードになります。

PBC/トレースを利用するにおいて、割込みモード 2 と PBC の割込みプライオリティを 7 にして、他の割込みプライオリティを 6 以下にする必要があります。

#### 1) ポーティング手続き 1

```

.¥config¥h8s-renesas-2268¥H2268¥sys_support.src

hardware_init_hook:
    ldc.b    #H'80, ccr
    ldc.b    #H'06, exr

    mov.b    #H'21, r0l
    mov.b    r0l, @SYSCR

    ; H-debugger 用 リセット遅延の為、20msWait
    ; Target 19.6608MHz
wait20ms:
    mov.w    #20,r0
waitrst:
    bsr      _SOFT1MS
    dec.w    #1,r0
    bne     waitrst
    rts

;/*SOFT1MS() 1ms ソフトタイマ- (19.6608MHz) Non Wait */
_SOFT1MS:
    push.w   r0
    mov.w    #4915,r0
    ;/* 4915*4=19660cyc */
wait:
    ;
    dec.w    #1,r0
    ;/* 1 clock */
    bne     wait:16
    ;/* 3 clock */
    pop.w   r0
    rts

```

<理由>

BOOT-PBC 仕様でのデバッグ処理は、RESET 立ち上げ後、20ms 毎に最大 20 回まで NMI が認識するまでターゲットに対して割り込を要求します。

その 20ms 分 CPU の走行を停止させる為、上記プログラムのようにソフトタイマーを入れます。なお、「DEF - CPU 設定にて 200ms 遅延回路を使用する」に設定した場合は、RESET 立ち上げしてから、200ms 経過後 NMI 要求を開始します。

## 2) ポーティング手続き 2

```

.¥config¥h8s-renesas-2268¥H2268¥sys_config.c

/*****/
/*   ターゲットシステム依存の初期化                               */
/*****/

void    sys_initialize( void )
{
    /* PBC = 7 その他 6 以下とする debug 対応 */
    IPRA = 0;          /* PBC 以外のプライオリティを 0 にする。 */
    IPRB = 0;          /*使用する割り込みは、後のI/O初期化で*/
    IPRC = 0;          /*プライオリティを設定する。          */
    IPRD = 0;
    IPRE &= 0xf0;      /* <---- PBC                               */
    IPRF = 0;
    IPRG = 0;
    IPRI = 0;
    IPRJ = 0;
    IPRK = 0;
    IURL = 0;
    IPRM = 0;
    IPRO = 0;
}

```

<理由>

ここで、PBC 以外のプライオリティを全てゼロ「0」にする。割り込みイネーブルの場合、exr レジスタをゼロ「0」にしますので、不用割り込みを発生させないための処置です。

使用する割り込み要素は、後ほど各内部レジスタの初期化処理でプライオリティと共に設定されます。

3) ポーティング手続き 3

```
.¥config¥h8s-renesas-2268¥cpu_support.src
```

```
;H 7-->6 に変更する。 H-debugger 対応の為
```

```
EXR_MSK .DEFINE "H'06"
```

<理由>

OS カーネル内でもブレイクおよびトレース実行を可能にする為、割込みディセーブルをする為の exr レジスタマスクを「6」にします。

その他、[exr]設定部分を全てを見直す。

### 3 - 4 . H-debugger でのプロファイル表示(DEF 7.00B 以上)

ターゲット側の RAM を使用して、各 Task のプロファイル表示をします。

#### 1) ポーティング手続き

```
.¥syslib¥h8s-renesas-2268¥sys_timer.h

#define USE_PROFILE
#ifndef USE_PROFILE
    #define PROFILESIZE          512
    #define PROFILEPRETASK      1
#endif
```

「USE\_PROFILE」を有効にすると、プロファイル表示が可能になります。不要になった場合は、コメントアウトして下さい。

「PROFILESIZE」は、ターゲット側で確保する RAM のバイト数になります。アプリケーションに応じて調整して下さい。

「USE\_PROFILE」を有効にする事により、下記変数が確保されます。

UINT8            \_TaskProFile[PROFILESIZE];

UINT8            TaskProFlg;

UINT16           TaskProFileIdx;

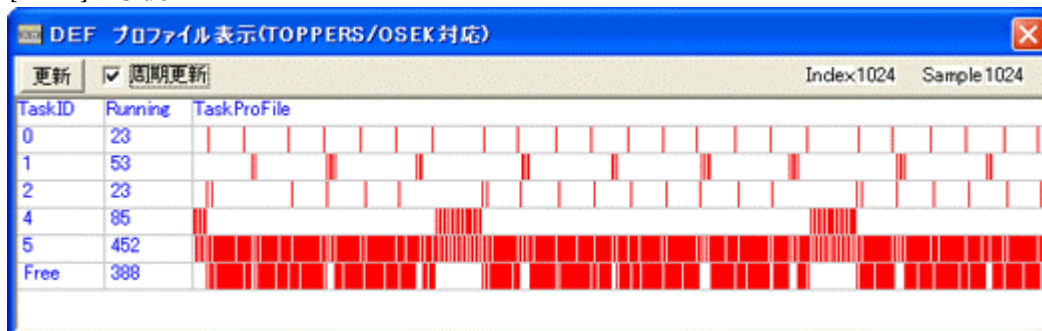
システムタイマー割り込みのタイミングで現 Running 中の TaskID を「\_TaskProFile」に順次記憶していきます。(リングバッファ)

サンプリング場所は、「プレタスクフックルーチン」と「ISR(SysTimerInt)」の 2 箇所です。

プロファイル表示させたい場合は、

DEF メニュー<データ> - <プロファイル表示>をクリックして下さい。

#### [3-4-1]表示例



「更新」PB をクリックしますと最新データを表示します。

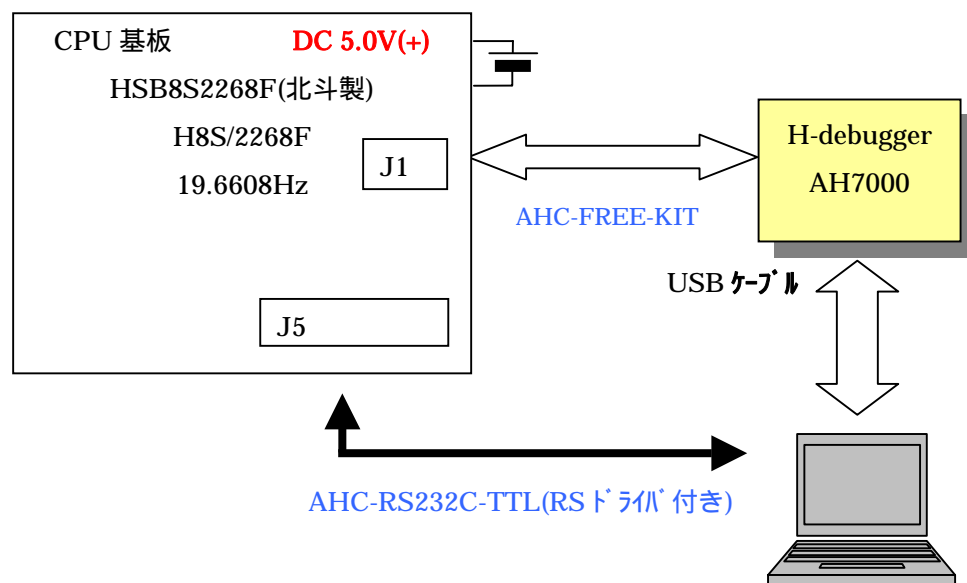
「周期更新」にチェックしますと、常時最新状態をターゲットからオンザフライ機能により、データを収集し、Task 状態を表示します。



## 第4章 ハード構成およびシステム構成

### 4-1. ハード構成

この解説書を進めるにあたり、下記ハード構成の準備をお願いします。



#### <注記>

- NMI 信号を H-debugger と接続する為、基板改造が必要です。
- FWE 信号による SCI0 のスイッチング回路を無効にする必要があります。
- U3-B 74HC125 の 6 番ピンをカットする。

#### <デバッグに必要なオプションケーブル>

AHC-FREE-KIT	ターゲット側をフリーにしたケーブル (別売品)	1 本
AHC-RS232C-TTL	RS232C ドライバー付きケーブル (別売品)	1 本

- 1) CPU 基板(HSB8S2268F)の J1 と AH7000 をケーブル(AHC-FREE-KIT)で接続します。
- 2) AH7000 とパソコンを USB ケーブルで接続します。
- 3) CPU 基板(HSB8S2268F)の J5 とパソコンをケーブル(AHC-RS232C-TTL)で接続します。
- 4) CPU 基板に電源 (DC +5.0V)が供給できるように接続します。

[ 接続応用例 ]



## 4 - 2 . システム構成

サンプルのシステムブロック図およびメモリマップと I/O 表を記述します。

### 4 - 2 - 1 . H8S/2268F のプログラムメモリ MAP

CPU 内部 H8S/2268F フラッシュ ROM 256Kbyte	0x0-----ベクタテーブル
	0x200-----デバッグモニタ開始番地
	0x800-----アプリケーションプログラム開始番地
	0x7FFFF-----FROM 最終
CPU 内部 RAM 約 16Kbyte	0xFFB000----アプリケーション使用 RAM の開始番地
	0xFFEFBF---初期スタックポインタ位置(0xFFEFBE)
CPU 内部 RAM2 64byte	0xFFFFCO---デバッグモニタが使用する RAM 開始番地
	0xFFFFF----RAM 最終(デバッガが使用する)

#### < セクション名 >

ベクタテーブル----- V  
 アプリケーションプログラムの開始番地----- P,C,D  
 アプリケーション使用 RAM の開始番地----- B,R  
 初期スタックポインタ位置----- S - (スタックサイズ)

### 4 - 2 - 2 . プログラムサイズの詳細 MAP

開始番地	サイズ	分類
0x800	0xB30	アプリケーション ( main...etc )
0x1330	0x1062	割込みハンドラ、内部 I/O 関係の関数
0x2390	0x20AE	TOPPERS/OSEK カーネル
0x443E	0x605	C ライブラリ、ROM テーブル、 etc
0x4A43		最終アドレス

### 4 - 2 - 3 . CPU 基板の I/O マップ表

CPU 基板(HSB8S2268F)の SW 関係					
	基板シボル CPU 基板	ポ ー トシボル CPU 基板		方向	用途
	SW2	P70		入力	センサー入力 0
	SW3	P71		"	センサー入力 1
	SW4	P72		"	Task2 の起動
	SW5	P73		"	Task1 の起動

CPU 基板(HSB8S2268F)の PWM 関係					
	基板シボル CPU 基板	ポ ー トシボル CPU 基板	J5 シボル CPU 基板	方向	用途
	LED-D1	P10/TIOCA0	J5-10	出力	サーボ (PWM1)
	LED-D2	P11/TIOCB0	J5-09	出力	右モータ(PWM2)
	LED-D3	P12/TIOCC0	J5-08	出力	左モータ(PWM3)
	LED-D4	P13	J5-07	出力	右モータ方向 0=正
	LED-D5	P14	J5-06	出力	左モータ方向 0=正
	LED-D6				空き
	LED-D7	P16	J5-04	出力	LED0
	LED-D8	P17	J5-03	出力	LED1

CPU 基板(HSB8S2268F)の RS232C J5 適用ケーブル <a href="#">AHC-RS232C-TTL(別売)</a>					
	ポ ー トシボル CPU 基板	ピン番号 CPU 基板		方向	信号名
		1	空き		
		2	空き		
		3	空き		
		4	空き		
	P34/RxD1	14(13)	黒白	入力	SCI1-RXD(TTL)
	P33/TxD1	15(16)	赤白	出力	SCI1-TXD(TTL)
	VCC	31(32)	赤	VCC	+5.0V
	VCC		空き		
	GND	33(34)	黒	GND	GND
	GND		空き		

(nn)実コネクタ番号 - - コネクタ逆挿しの為、番号に注意！！

CPU 基板(HSB8S2268F)のデバッガ関係 J1 適用ケーブル AHC-FREE-KIT					
	H-debugger シンボル	H-debugger コネクタ番号	基板側	方向	信号名
	SD1	1	J1-17	入力	P31/RxD0
	GND	2	J1-14	GND	GND
	SD2	3	J1-15	出力	P30/TxD0
	GND	4	J1-12	GND	GND
	SCK	5	J1-19	入出力	P32/SCK0
	GND	6	J1-16	GND	GND
	NMI	7	J1-09	入力	/NMI
	VCC	8	J1-20	+5V	VCC
	/RES	9	J1-01	入力	/RES
	FWE	10	J1-03	入力	FWE

## 第 5 章 サンプルアプリケーションの準備と動作確認

### 5 - 1 . Hew での準備 (ルネサス製)

1 ) TOPPERS のホームページより、OSEK カーネル最新リリースをダウンロードして下さい。

URL: <http://www.toppers.jp/osek-os.html>

2 ) ダウンロードした「osek\_os-x.x.lzh」を、適当なディレクトリに置き解凍して下さい。

3 ) サンプルアプリケーション用 CD の「.¥toppers\_osek\_Renesas\_2268」の指定ファイルを、OSEK カーネルにコピーします。

< CD 側 >

< DL した OSEK 側 >

.¥toppers\_osek\_Renesas\_2268¥config¥h8s-renesas-2268 --> .¥toppers\_osek¥config

.¥toppers\_osek\_Renesas\_2268¥syslib¥h8s-renesas-2268 --> .¥toppers\_osek¥syslib

.¥toppers\_osek\_Renesas\_2268¥tools¥h8s-renesas-2268 --> .¥toppers\_osek¥tools

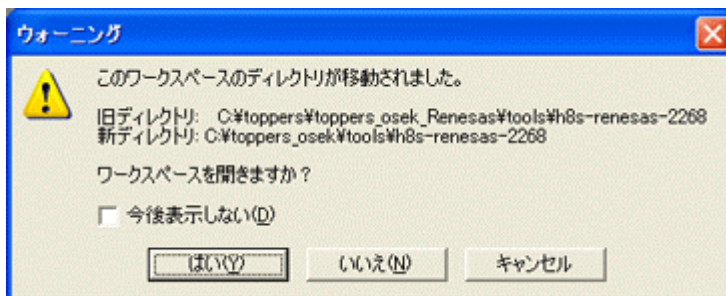
上記ディレクトリ下の全ファイルを、OSEK カーネルにディレクトリごと全コピーして下さい。

4 ) Hew を起動します。

- Hew Version 4.04.01.001 - - - - - Renesas 製
- H8S,H8/300 Standard Toolchain Version 6.2.00 - - - - - Renesas 製

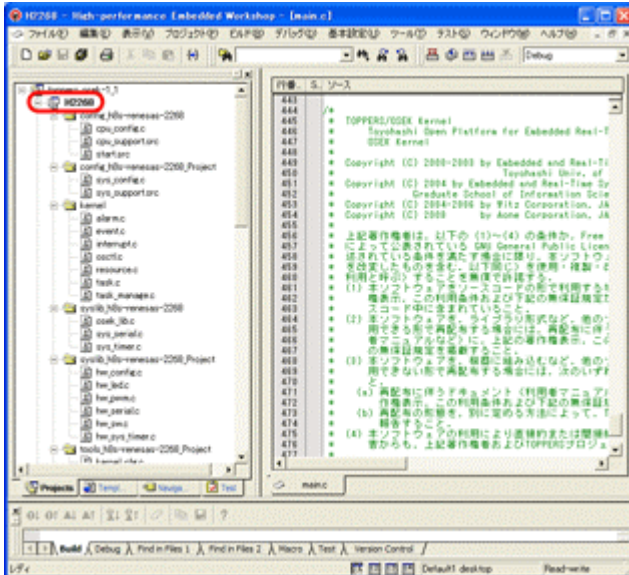
5 ) Hew メニューの <ファイル> - <ワークスペースを開く> でワークスペースを開きます。

- ".¥toppers\_osek¥tools¥h8s-renesas-2268¥h8s\_renesas\_2268.hws" を指定します。
- ディレクトリ情報が変わりますので、下記ウォーニングが表示されますが、気にせず「はい」を指定して下さい。



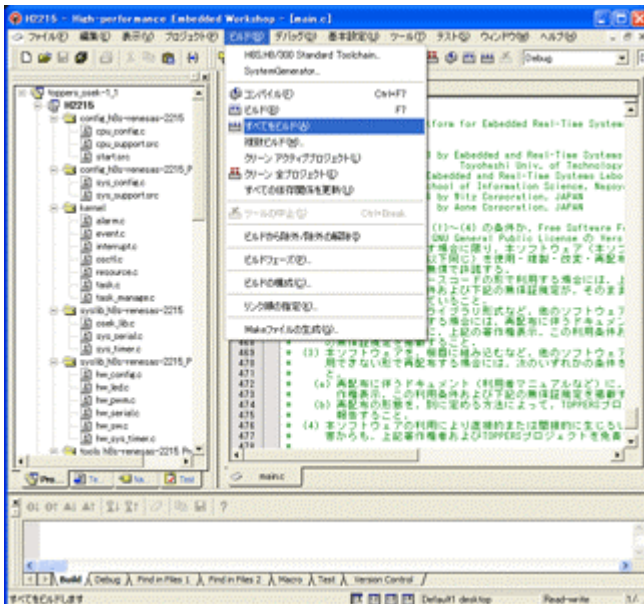
[5-1-1]

- 6) アクティブプロジェクトが「H2268」になっていることを確認します。H2268 になっていない場合は、Hew メニューの<プロジェクト> - <アクティブプロジェクトに設定>で「H2268」を指定して下さい。



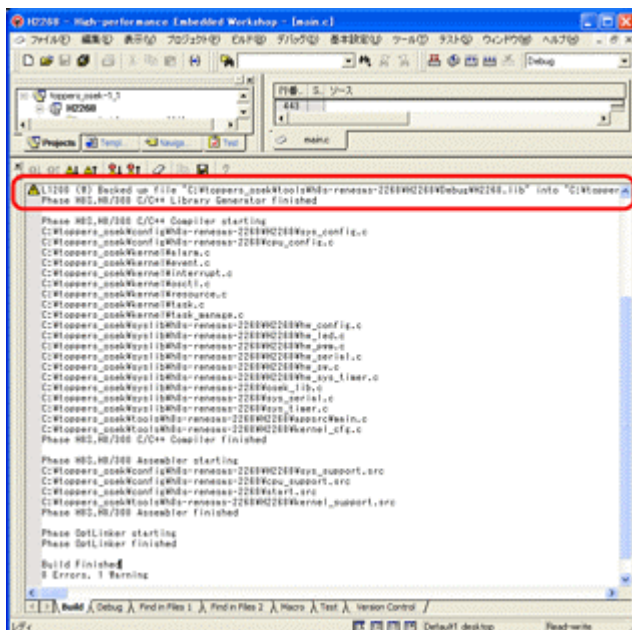
[5-1-2]

- 7) Hew メニューの<ビルド> - <すべてをビルド>をクリックして下さい。



[5-1-3]

8) ウォーニングが表示されますがライブラリの上書きメッセージですので無視して下さい。



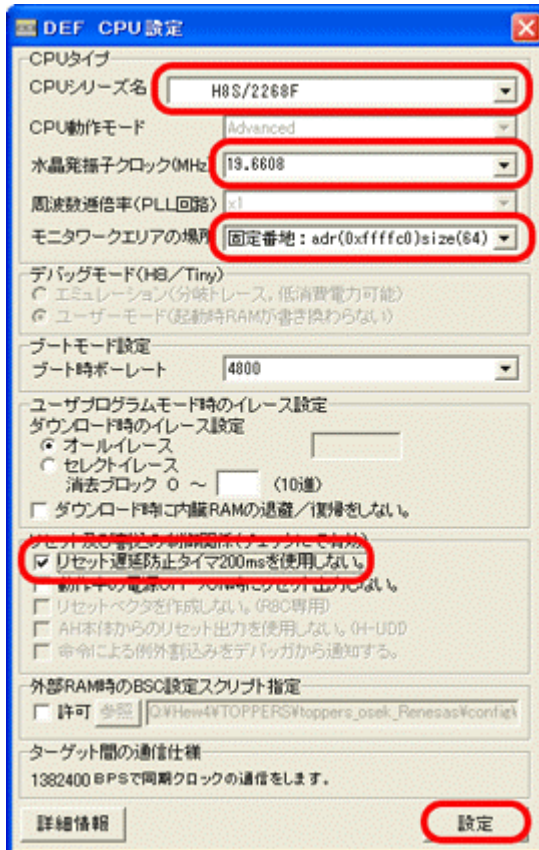
[5-1-4]

Build Finished  
0 Errors, 1 Warning  
と表示されます。



## 5 - 2 . H-debugger(DEF.exe)での準備 (Aone 製)

- 1) H-debugger コントロールソフト「DEF.exe」を起動します。
- 2) DEF メニューの<オプション> - <環境設定>の「本体機種設定」が正しい機種と COM ポートの選択をされているか確認して下さい。
- 3) DEF メニュー<オプション> - <CPU 設定>をクリックします。



[5-2-1]

CPU シリーズ名 : H8S/2268F

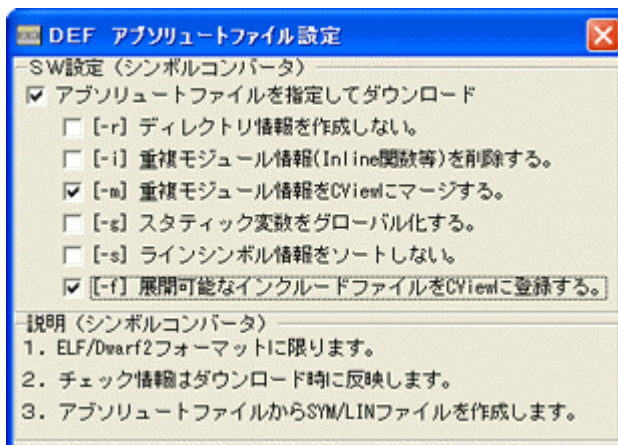
クロック(MHz) : 19.6608

モニタワークエリアの場所 : 固定番地

リセット遅延防止タイム使用しない:  
チェック

最低上記 4 項目を設定後、「設定」をクリックします。

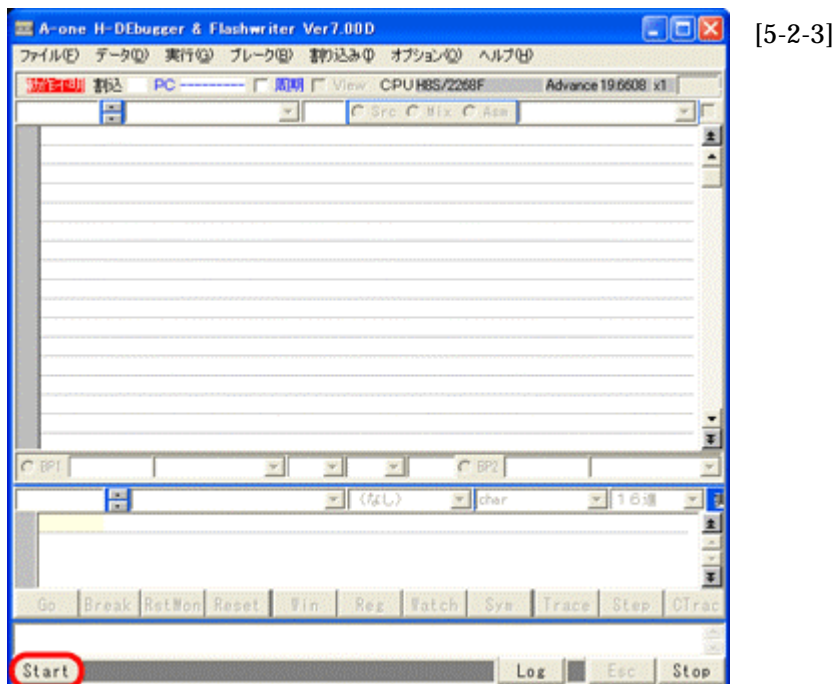
- 4) DEF メニュー<ファイル> - <アブソリュートファイル設定>をクリックします。



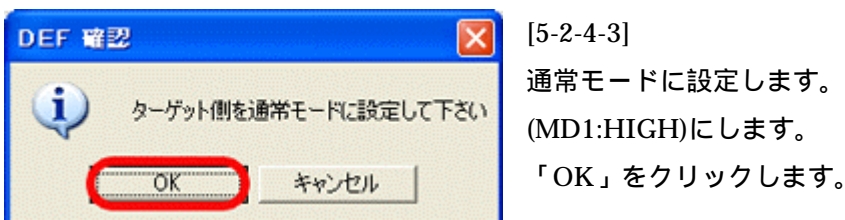
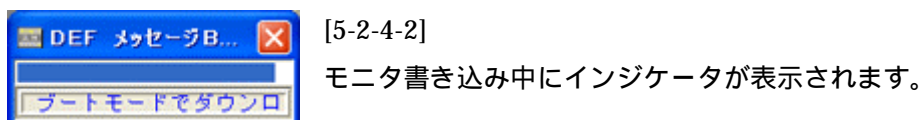
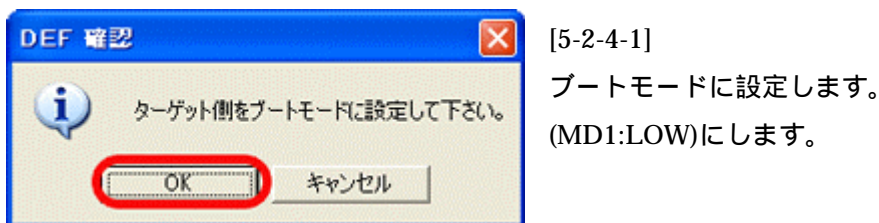
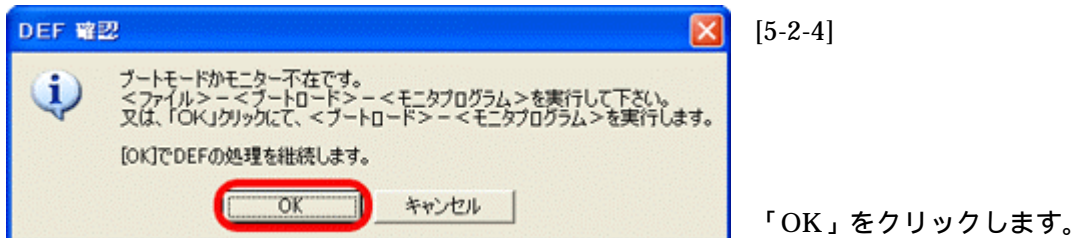
[5-2-2]

左図のように 3 箇所にチェックします。

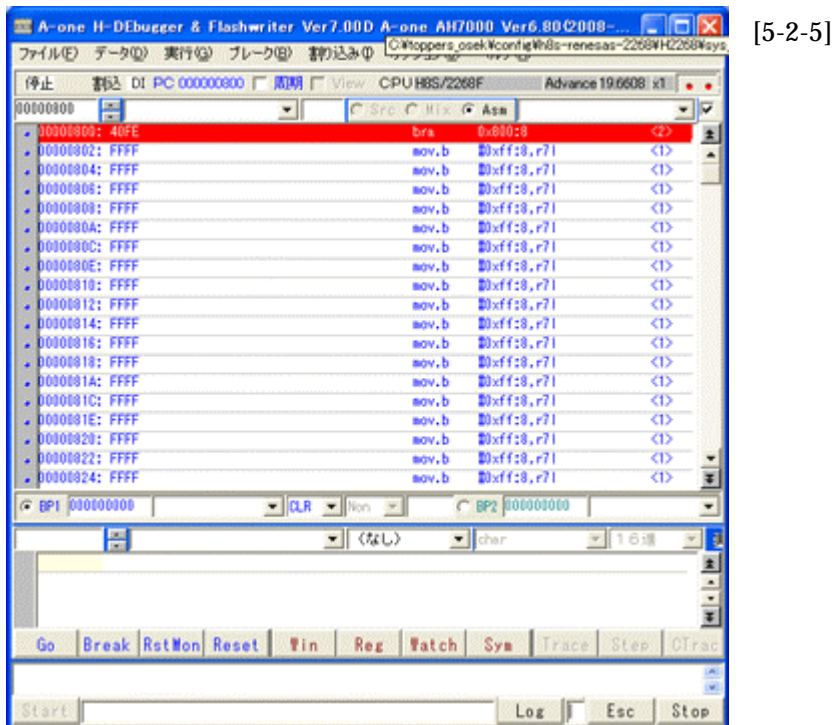
5) DEF 画面、左下隅の「Start」をクリックします。(ターゲット側の電源は ON の事)



6) 最初だけモニタ不在の通知が表示されます。



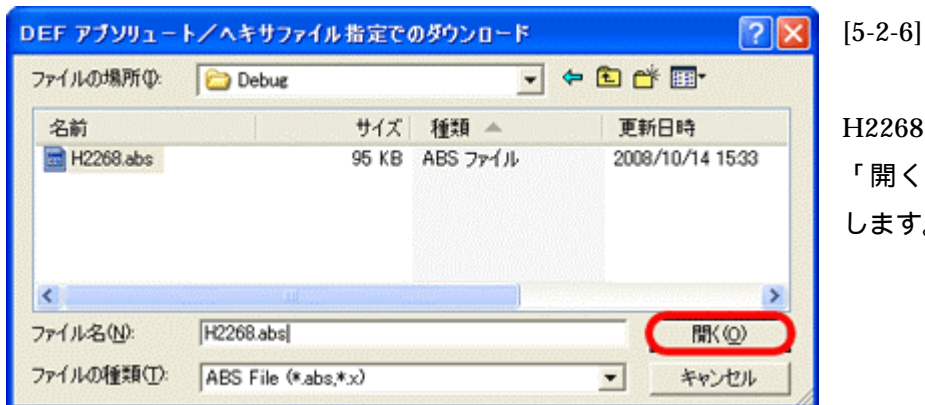
7) ターゲット側と正常な通信を確立しますと下図の様な画面になります。



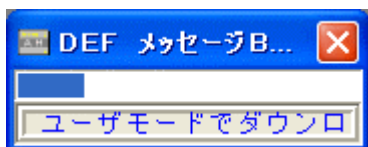
[5-2-5]

8) DEF メニュー<ファイル> - <ダウンロード>をクリックします。

.¥toopers\_osek¥tools¥h8s-renesas-2268¥tools¥H2268¥debug まで降ります。



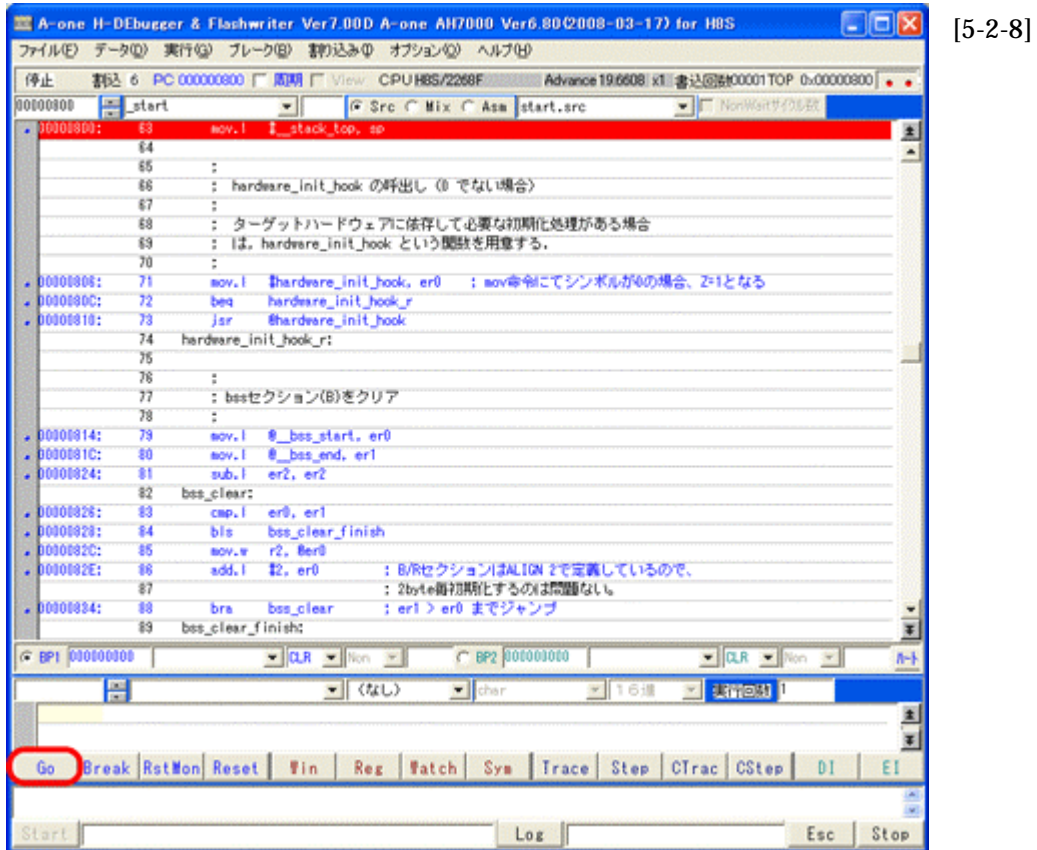
H2268.abs を選択後  
「開く」をクリック  
します。



[5-2-7]

ダウンロード中は、このようなインジケータ表示します。

9) ダウンロードが成功しますと、下図のような DEF 画面になります。

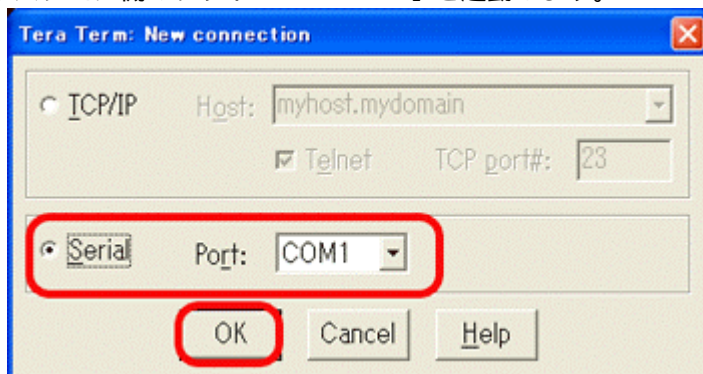


ShortPB[RstMon]On でこの View 画面になります

### 5 - 3 . サンプルアプリケーションを走らせる前の準備

1 ) CPU 基板上の SW2/3/4/5 を OFF の状態にします。

2 ) パソコン側のソフト「Tera Term」を起動します。

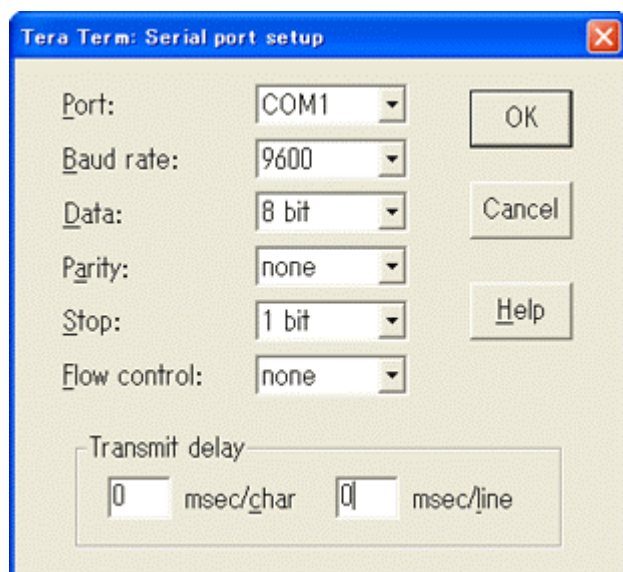


[5-3-1]

「Serial」にチェックを入れ、PC機のシリアル COM 番号を指定します。

「OK」をクリックします。

3 ) 「Tera Term」メニューの <Setup> - <Serial port> をクリックします。



[5-3-2]

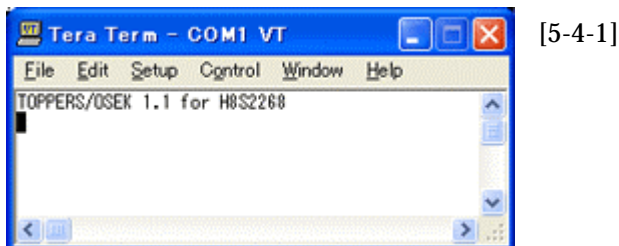
Port 以外の通信仕様を左図のように設定して下さい。

「OK」をクリックします。

#### 5 - 4 . サンプルアプリケーションを走らせます。

1 ) DEF のショート PB 「Go」 をクリックします。 [5-2-8]図を参照

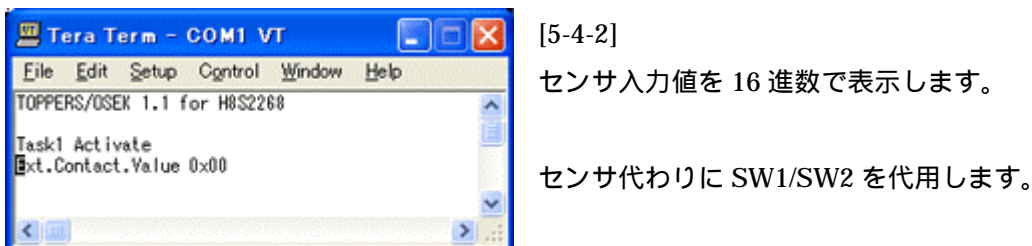
「Tera Term」画面は下画面のようになります。



2 ) センサ入力タスク(Task1)を起動します。

CPU 基板上の SW5 を ON にします。

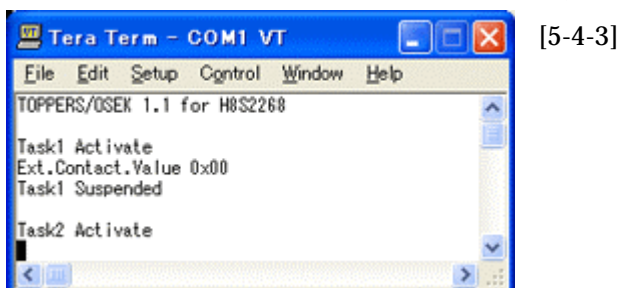
「Tera Term」画面は下画面のようになります。



3 ) PWM 出力タスク(Task2)を起動します。

CPU 基板上の SW4 を ON にします。

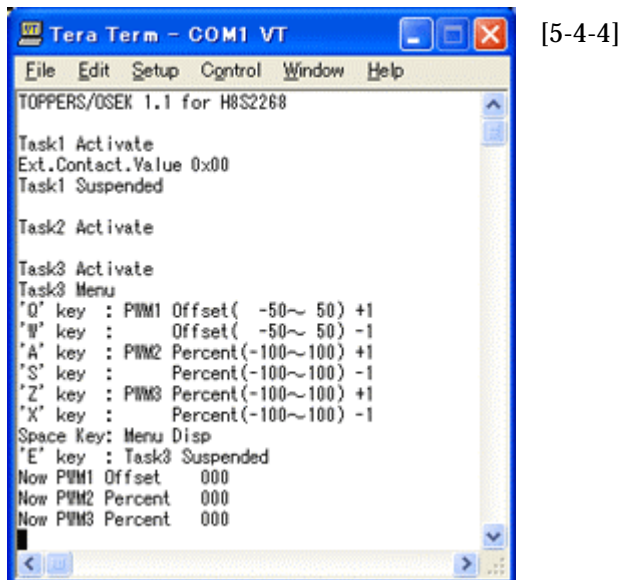
「Tera Term」画面は下画面のようになります。



4) RS 設定タスク(Task3)を起動します。

「Tera Term」よりスペースキーを入力します。

「Tera Term」画面は下画面のようになります。



PWM1 (サーボ) を出力します。 < CPU 基板「HSB8S2268F」の J5-10 >

**Q**と**W** キーを押して下さい。数値にもとずいて PWM 出力します。

PWM2 (右モータ) を出力します。 < CPU 基板「HSB8S2268F」の J5-09 >

**A**と**S** キーを押して下さい。数値にもとずいて PWM 出力します。

+ 数値は正転、 - 数値は逆転します。 < CPU 基板「HSB8S2268F」の LED-D4 >

PWM3 (左モータ) を出力します。 < CPU 基板「HSB8S2268F」の J5-08 >

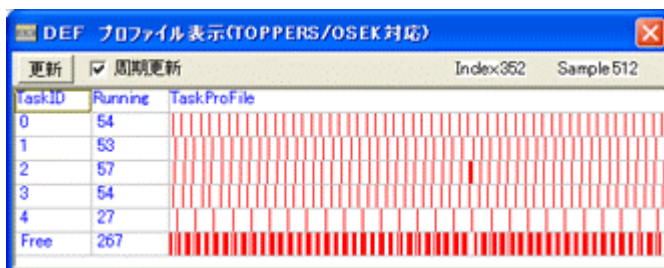
**Z**と**X** キーを押して下さい。数値にもとずいて PWM 出力します。

+ 数値は正転、 - 数値は逆転します。 < CPU 基板「HSB8S2268F」の LED-D5 >

**パルス出力確認としてオシロ等で波形計測してみてください。**

5) 各タスクの Running の状態をみます。

DEF メニュー <データ> - <プロファイル表示> をクリックします。



各タスクの Run 状態を見ることが  
できます。


6) 作者より

本サンプルの利用により、TOPPERS/OSEK カーネル下でのユーザーアプリケーションプログラムの作成に少しでもお役に立てれば幸いです。

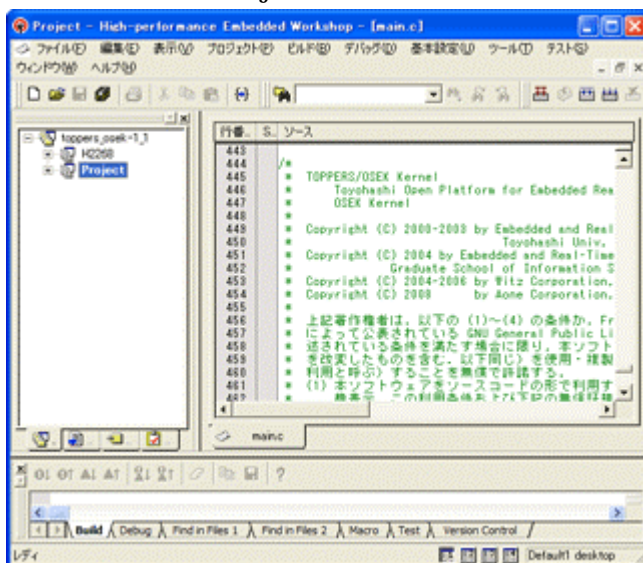
## 第6章 新規プロジェクトを追加する場合の手順例

### 6 - 1 . プロジェクトタイプの作成

TOPPERS/OSEK 下で新規プロジェクトを追加する場合、Hew 設定を簡略化するための手順を記述します。

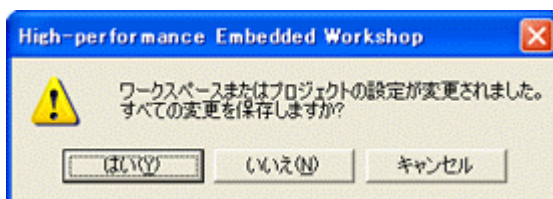
 H2268 用のプロジェクトテンプレートは作成してありますので、下記手順でプロジェクトタイプ (カスタム) を作成して下さい。

1) 空プロジェクト「Project」をアクティブプロジェクトに指定します。



[6-1-1]

2) Hew メニュー <プロジェクト> - <プロジェクトタイプの作成> をクリックします。

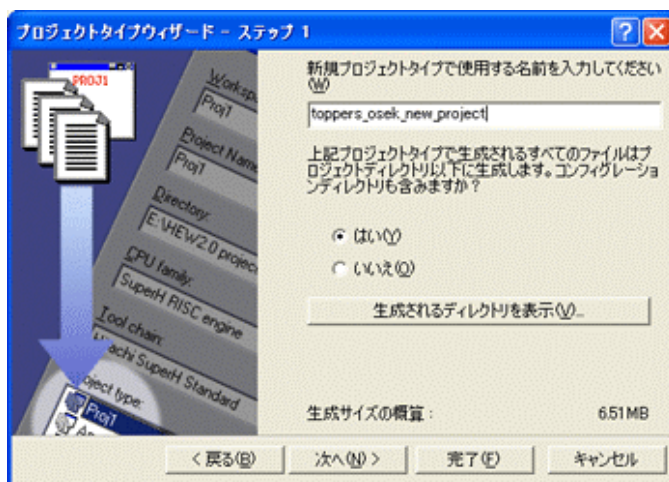


[6-1-2]

保存を促すメッセージです。

「はい」をクリックします。

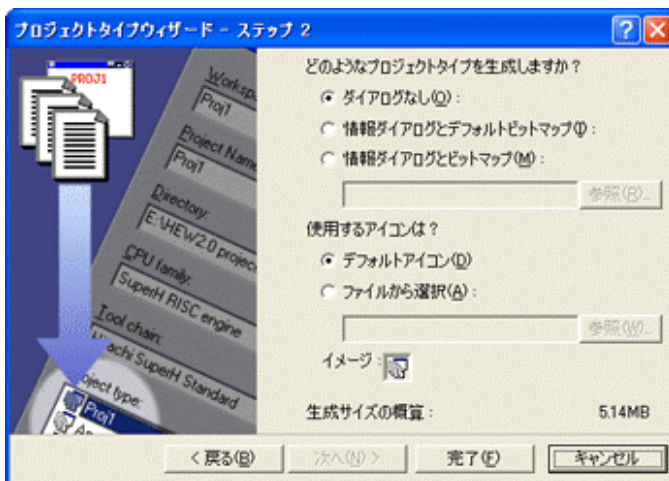




[6-1-3]  
プロジェクト新規登録時に指定するタイプ名を入力する。  
ex)toppers\_osek\_new\_project

はい(Y)側をチェック

「次へ」をクリックします。



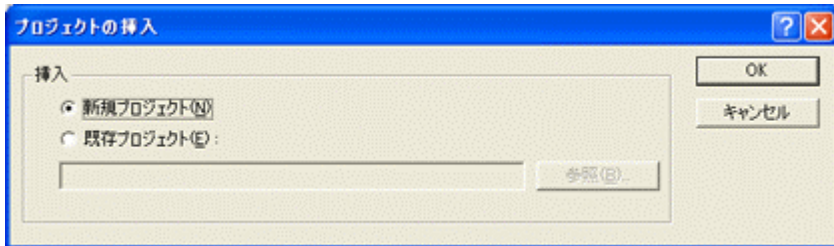
[6-1-4]

左図の様に「デフォルト」のままで、

「完了」をクリックします。

## 6 - 2 . 新規プロジェクトを登録します。

1 ) Hew メニュー <プロジェクト> - <プロジェクトの挿入> をクリックします。



[6-2-1]  
新規プロジェクト側チェックにて「OK」をクリックします。

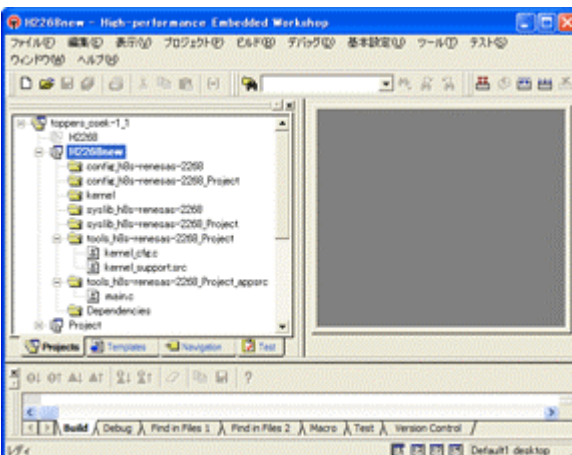
2 ) プロジェクト名を登録します。



[6-2-2]

プロジェクトタイプを前項で登録した「toppers\_osek\_new\_project」を指定します。プロジェクト名に任意な目的プロジェクト名を入力します。後の説明でプロジェクト名が必要になりますので、ここでは新規プロジェクト名を「**H2268new**」とします。上記設定で「OK」をクリックします。

3 ) Hew に新規プロジェクトが作成されます。



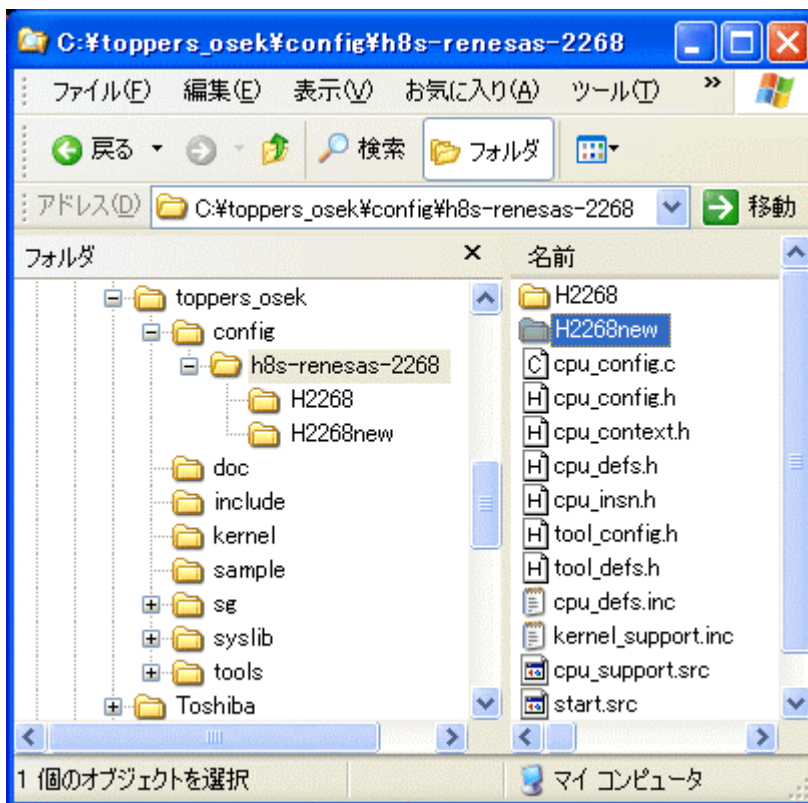
[6-2-3]

左図のように、新規プロジェクトがHewに登録されます。

4) 新規プロジェクト用に新規ディレクトリ作成とファイルをコピーします。

・%toppers\_osek%config%h8s-renesas-2268 の下に、

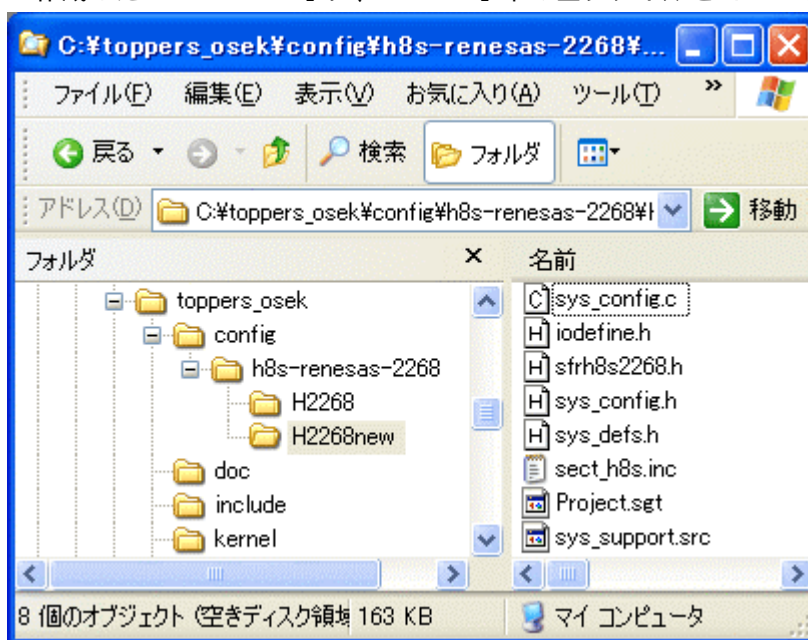
新規プロジェクト名「**H2268new**」のディレクトリを作成します。



[6-2-4-1]

< 追加 1 >

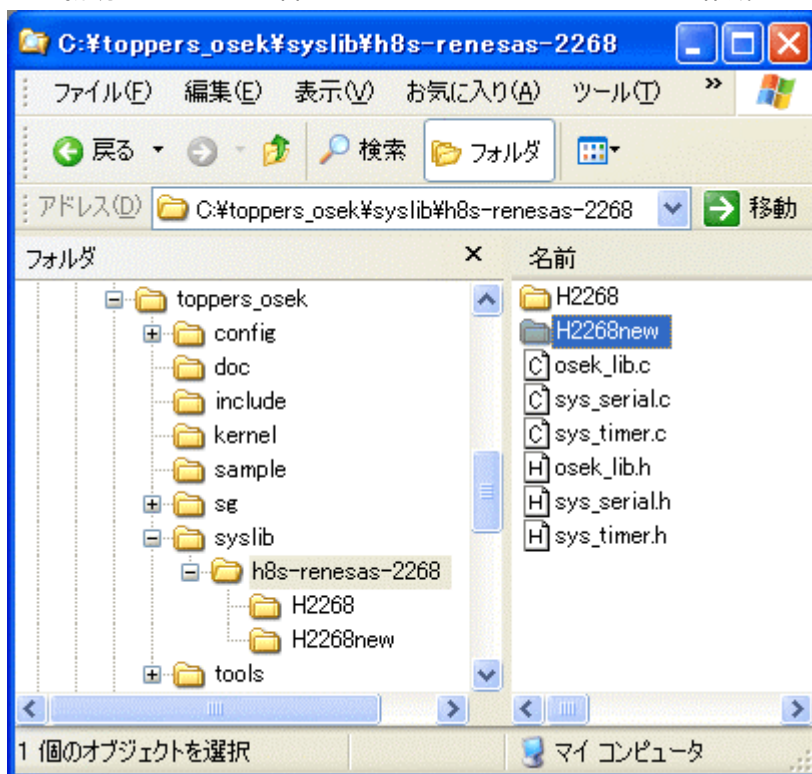
作成した「**H2268new**」に、「H2268」下の全ファイルをコピーします。



[6-2-4-2]

コピー確認

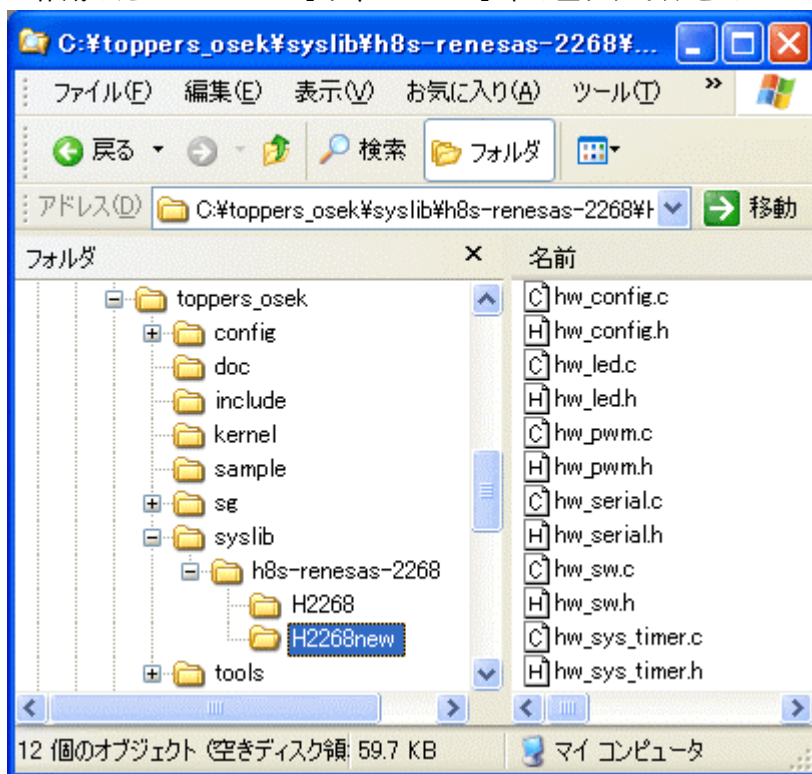
¥toppers\_osek¥syslib¥h8s-renesas-2268 の下に、  
新規プロジェクト名「**H2268new**」のディレクトリを作成します。



[6-2-4-3]

< 追加 2 >

作成した「**H2268new**」に、「H2268」下の全ファイルをコピーします。



[6-2-4-4]

コピー確認

5) システムジェネレータ用バッチファイルの一部を変更します。

.¥toopers\_osek¥tools¥h8s-renesas-2268¥H2268new¥call\_sg.bat

のファイルを何らかのエディタで開きます。

<元ファイル> [6-2-5-1]

```
@REM SG 実行バッチファイル

@REM カーネルコンフィグレーション
del kernel_cfg.c
del kernel_id.h
del kernel_support.src
..¥..¥..¥sg¥sg.exe main.oil
-template=..¥..¥..¥config¥h8s-renesas-2268¥Project¥Project.sgt
-odep=kernel_support.src -I..¥..¥..¥sg¥impl_oil -os=ECC2
```

<変更ファイル> [6-2-5-2]

```
@REM SG 実行バッチファイル

@REM カーネルコンフィグレーション
del kernel_cfg.c
del kernel_id.h
del kernel_support.src
..¥..¥..¥sg¥sg.exe main.oil
-template=..¥..¥..¥config¥h8s-renesas-2268¥H2268new¥Project.sgt
-odep=kernel_support.src -I..¥..¥..¥sg¥impl_oil -os=ECC2
```

上記の様に、Project を新規プロジェクト名「H2268new」に変更します。

6) 新規プロジェクト「H2268new」にユニット「ソースファイル」を登録します。

フォルダ名「config\_h8s-renesas-2268」に登録

Hew メニュー<プロジェクト> - <ファイルの追加>をクリックします。

.¥toppers\_osek¥config¥h8s-renesas-2268 に移動します。

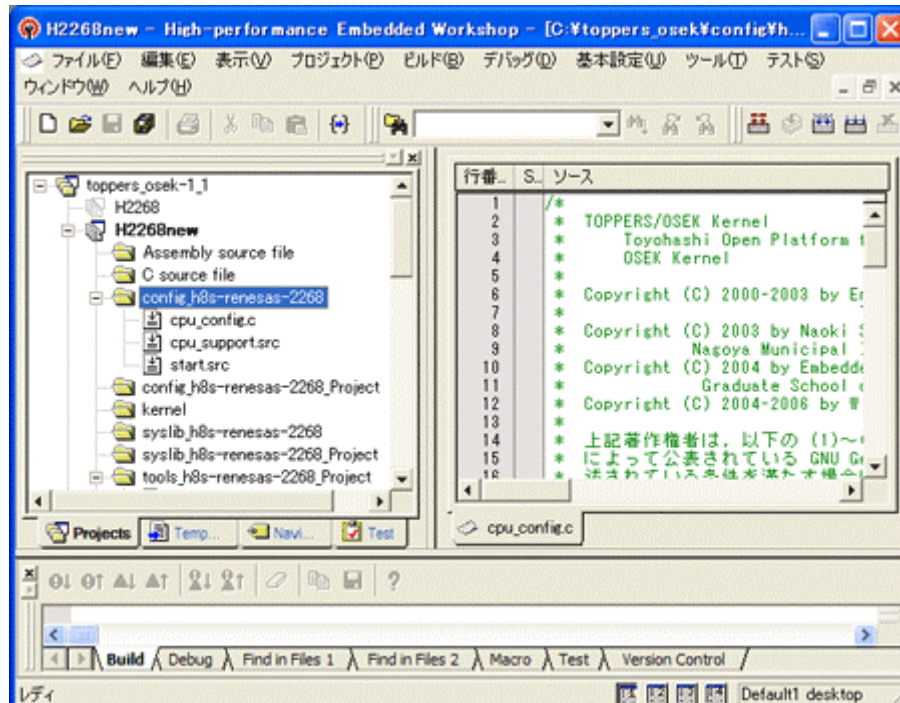


[6-2-6-1]

cpu\_config.c  
cpu\_support.src  
start.src

の 3 ファイルを「追加」します。

ファイル選択後「追加」をクリックしますと、Hew ツリーでは一旦「Assembly souce file」と「C souce file」のフォルダに入りますので、マウスのドロップにて目的フォルダに移動して下さい。



[6-2-6-2]

移動後の状態

フォルダ名「config\_h8s-renesas-2268\_Project」に登録

Hew メニュー<プロジェクト> - <ファイルの追加>をクリックします。

.¥toppers\_osek¥config¥h8s-renesas-2268¥H2268new に移動します。



[6-2-6-3]

sys\_config.c  
sys\_support.src

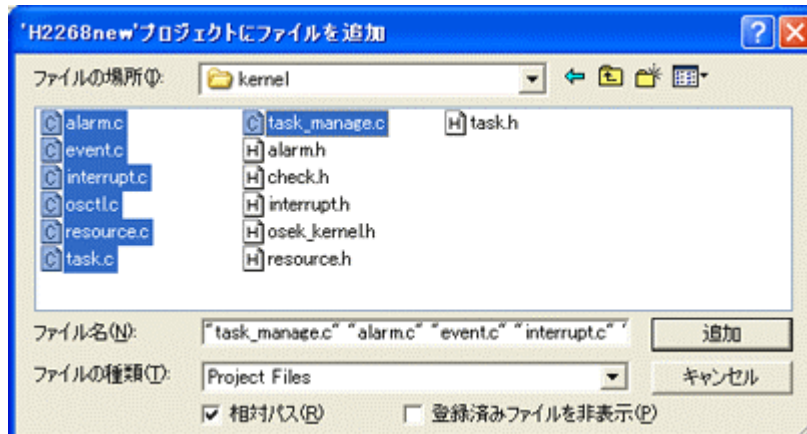
の 2 ファイルを「追加」します。

前項と同じ様に、別フォルダに入りますので、マウสดロップで目的フォルダに移動して下さい。

フォルダ名「kernel」に登録

Hew メニュー<プロジェクト> - <ファイルの追加>をクリックします。

.¥toppers\_osek¥kernel に移動します。



[6-2-6-4]

alarm.c  
event.c  
interrupt.c  
osctl.c  
resource.c  
task.c  
task\_manage.c

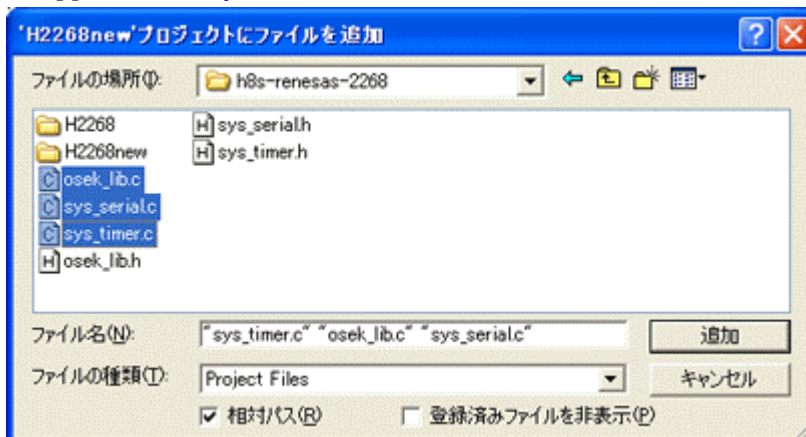
の 7 ファイルを「追加」します。

前項と同じ様に、別フォルダに入りますので、マウสดロップで目的フォルダに移動して下さい。

フォルダ名「syslib\_h8s-renesas-2268」に登録

Hew メニュー<プロジェクト> - <ファイルの追加>をクリックします。

.¥toppers\_osek¥**syslib**¥h8s-renesas-2268 に移動します。



[6-2-6-5]

sys\_serial.c  
sys\_timer.c  
osek\_lib.c

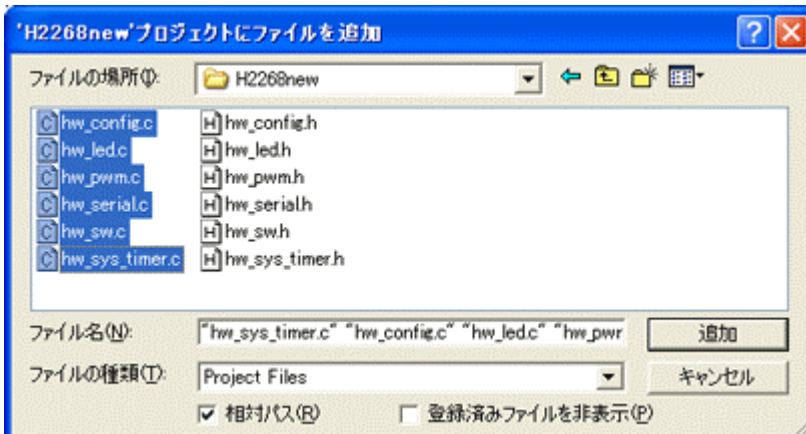
の 3 ファイルを「追加」します。

前項と同じ様に、別フォルダに入りますので、マウสดロップで目的フォルダに移動して下さい。

フォルダ名「syslib\_h8s-renesas-2268\_Project」に登録

Hew メニュー<プロジェクト> - <ファイルの追加>をクリックします。

.¥toppers\_osek¥**syslib**¥h8s-renesas-2268¥**H2268new** に移動します。



[6-2-6-6]

hw\_config.c  
hw\_led.c  
hw\_pwm.c  
hw\_serial.c  
hw\_sw.c  
hw\_sys\_timer.c

の 6 ファイルを「追加」します。

前項と同じ様に、別フォルダに入りますので、マウสดロップで目的フォルダに移動して下さい。



以上の作業で、新規プロジェクトの追加作業は終了です。目的のプロジェクト仕様に合わせた「main.c」を作成して下さい。

フォルダ名「tools\_h8s-renesas-2268\_Project\_appsrc」

ディレクトリ「.¥toppers\_osek¥**tools**¥h8s-renesas-2268¥**H2268new**¥appsrc」に空ファイルとして用意してあります。



7) OS 定義および Task の追加やプライオリティを変更したい場合は、ディレクトリ「.¥toppers\_osek¥tools¥h8s-renesas-2268¥H2268new」にある、「main.oil」のテキストファイルを変更して下さい。

定義仕様に関しては、「OPPERS/OSEK カーネル SG 取扱説明書」株式会社ヴィッツ製をご覧ください。

## 第7章 備考

### 7 - 1 . おわりに

本アプリケーションノートは、いたらない所が多々有ると思います。意味不明な箇所がありましたら、遠慮なくメールにて申し付け下さい。積極的に改訂し、より判り易いノートにしたいと思いますので、皆様の協力を御願い申し上げます。

2008 年 10 月 著者





〒486 - 0852  
愛知県春日井市下市場町 6-9-20  
エーワン株式会社  
Tel 0568-85-8511  
Fax 0568-85-8501  
E-mail [cat-i@aone.co.jp](mailto:cat-i@aone.co.jp)  
URL <http://www.aone.co.jp>